



LiDAR Sub-System Board

- TDC 基板 -

Key Features

- TDC Board for LiDAR
- High Time Resolution

Applications

- LiDAR (light detection and ranging) systems
- R&D for Robot, Drone, or other mobilities

LDドライバとAPDレシーバを接続することで高分解能LiDARの構成が可能なTDC (Time to Digital Converter)ボードです。スキャナドライバとGPS等のセンサ回路を搭載しており、ロボットやドローンによる測距と周辺認識を行うアプリケーション開発に適用可能です。また、PCと接続して、ボードの制御及びTDCデータの収集・処理もできます。

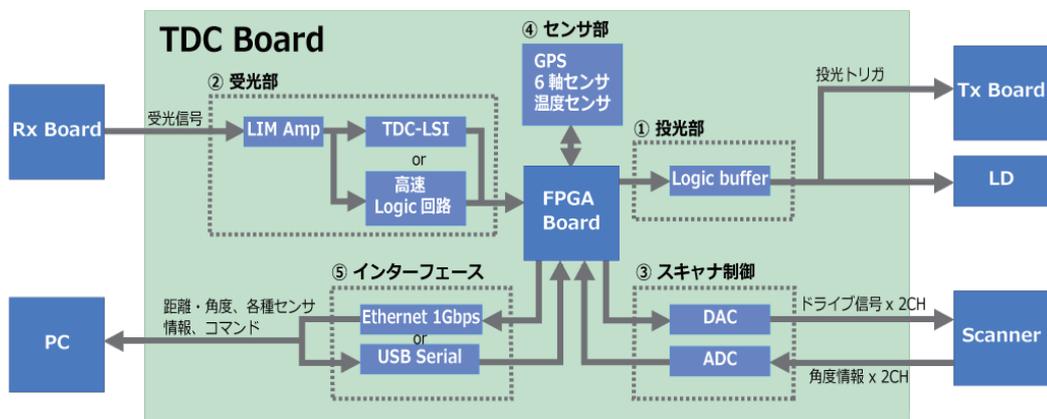
◆ 主な特長

- 高速FPGAを用いた高性能LiDAR制御基板
- 投光トリガ生成
- TDC (専用LSI, スケーラ)
- 高速インターフェース装備
- 2軸スキャナ制御機能



◆ 外観

◆ ブロック図



◆ 仕様

Time Resolution	10 pico-second
Interface	Giga bit Ethernet
Tx trigger level	3.3 V
Rx signal level	3.3 V
Scanner control level	+/- 10 V
Supply voltage	15 V DC
Dimensions	250 x 150 (mm)

◆ オーダーインフォメーション

型名	備考
TMZ3601	

お問い合わせ

株式会社トリマティス

〒272-0023
千葉県市川市南八幡 4-2-5
いちかわ情報プラザ 407

TEL: 047-379-4400
FAX: 047-370-0010
E-mail: sales@trimatiz.com
URL: www.trimatiz.com

このカタログは 2019 年 2 月現在のものです。
記載内容は断りなく変更することがありますので
ご了承ください。
発注の際はご確認の上、弊社までお問合せ下さい。

No. TDCB-19022JP